

SM7315P

特点

- ◆ 宽输入电压 85Vac~265Vac
- ◆ 恒流精度小于±3%
- ◆ 效率高达 90%
- ◆ 内置自恢复输出短路保护
- ◆ 非隔离拓扑结构
- ◆ 低成本 BUCK 驱动方案
- ◆ 无需补偿元件
- ◆ 外围器件少，BOM 成本低
- ◆ 封装形式：SOP8

应用领域

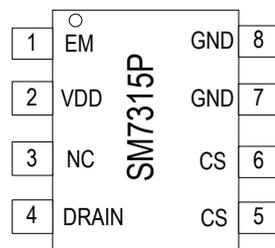
- ◆ T8、T5 灯管
- ◆ LED 球泡灯
- ◆ LED 信号灯和装饰灯

概述

SM7315P 是一款内部集成功率管的高效的 PWM-LED 恒流驱动控制芯片。适用于 85Vac~265Vac 全范围输入电压，恒流精度小于±3%，芯片直接从 DRAIN 输入电压供电，不需要辅助绕组提供电源。

SM7315P 主要适用于高亮的 BUCK LED 驱动器。无需任何的补偿元件，即可实现恒定的输出电流。外围元件少，方案成本低，具有 LED 输出短路保护特性。

管脚图

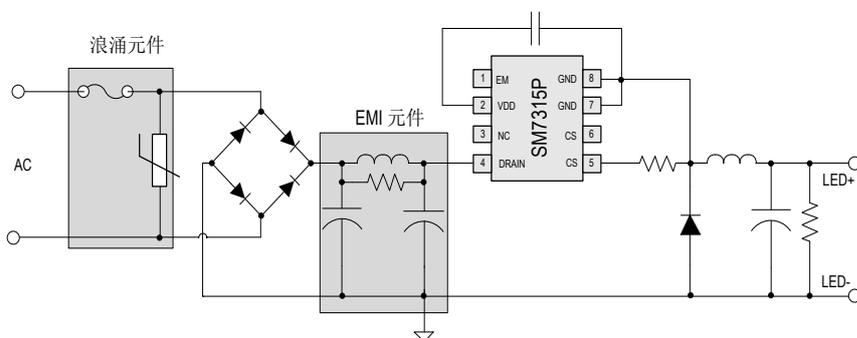


SOP8

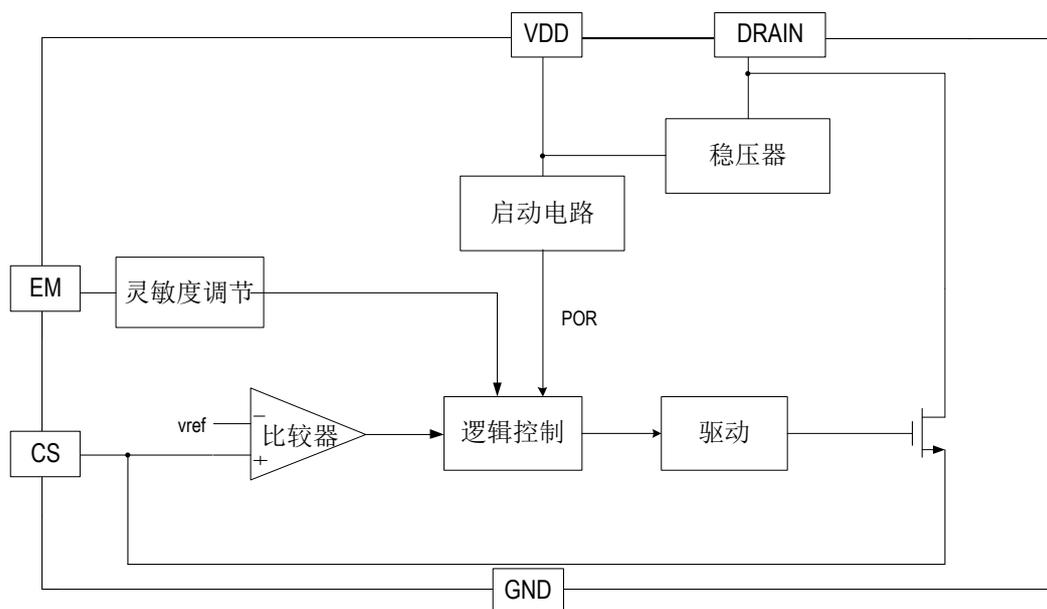
输出功率表

输入电压	功率	输出电流
180Vac~265Vac	≤9W	100mA
180Vac~265Vac	≤8W	120mA

典型示意电路图



内部功能框图



管脚说明

管脚序号	管脚名称	管脚说明
1	EM	灵敏度调节端
2	VDD	内部电源
3	NC	悬空脚
4	DRAIN	内置功率 MOS 漏极输入
5、6	CS	LED 灯串电流采样输入端
7、8	GND	芯片地

订购信息

订购型号	封装形式	包装方式		卷盘尺寸
		管装	编带	
SM7315P	SOP8	100000 只/箱	4000 只/盘	13 寸

极限参数

极限参数(TA= 25℃)

符号	说明	范围	单位
DRAIN	高压 MOS 漏端电压	-0.3~550	V
V _{CS}	CS 输入电压	-0.3~7.0	V
V _{DD}	芯片内部电源	-0.3~7.0	V
V _{EM}	EM 输入电压	-0.3~7.0	V
T _{OPT}	工作温度	-40~125	℃
T _{STG}	存储温度	-50~150	℃
V _{ESD}	HBM 人体放电模式	>2	KV

电气工作参数

(除非特殊说明，下列条件均为 TA=25℃，VDD=5.8V)

符号	说明	条件	范围			单位
			最小	典型	最大	
I _{DD_OPER}	静态工作电流	DRAIN=20V	--	0.25	1.0	mA
DRAIN-DC	输入直流电压范围	直流输入电压	20	--	550	V
I _{IN_MAX}	DRAIN 对 VDD 提供电流	DRAIN=20V	1	--	--	mA
V _{DD}	芯片电源	--	--	6	--	V
V _{TH_CS}	电流侦测峰值阈值电压	--	--	600	--	mV
T _{LEB}	消隐时间	--	--	400	--	nS
T _{OFFmin}	最小关闭时间	--	--	3.5	--	uS
BV _{DS}	击穿电压	--	730	--	--	V
R _{dson}	导通电阻	--	--	--	40	ohms

功能表述

SM7315P 是一款高效率的 PWM-LED 恒流芯片，无需补偿元件，即可实现恒定的输出电流。外围元件少，方案成本低。

SM7315P 内置前沿消隐（LEB）电路，防止由于开关噪音等原因产生的误关断。LEB 时间后，当流过开关管的电流使得 CS 端的电压达到其比较阈值电压时，CS 反馈信号关闭开关管。

CS 电阻的计算公式可以表述为：

$$R_{CS} = \frac{0.6V}{2 * I_{LED}}$$

◆ 内部稳压器

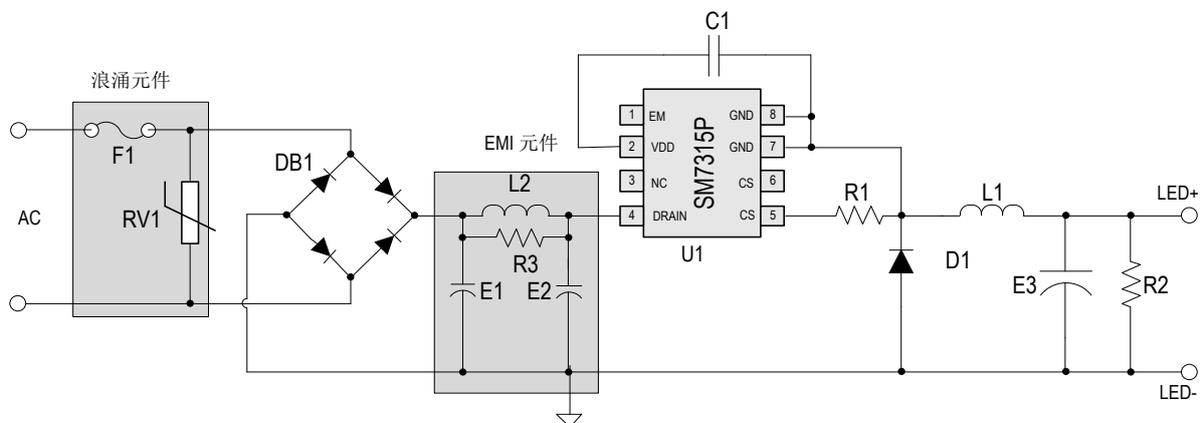
芯片通过 DRAIN 端口对 VDD 电容充电，利用稳压管的稳压特性，稳定 VDD 的电压。

◆ 恒流部分

芯片工作在临界导通模式，通过 CS 端口限制了电流峰值，使得流过电感的平均电流值保持恒定，从而使输出恒流。

扩展应用

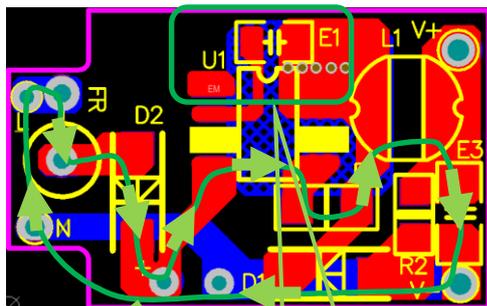
◆ SM7315P 过认证应用原理图



优点：系统可通过 EMI；

缺点：认证结构多了 3 个元器件，成本增加；

PCB layout 注意事项

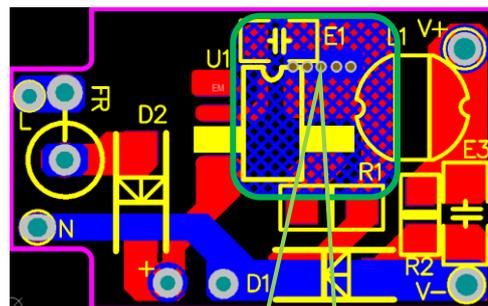


系统主环路

系统反馈环路

1、系统主环路不包围反馈环路。

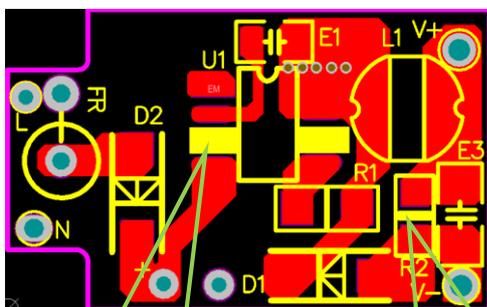
优点：系统不易受主环路的干扰。



芯片 GND 脚铺铜散热

2、芯片 GND 脚散热

优点：GND 铺铜散热，可提高芯片可靠性。

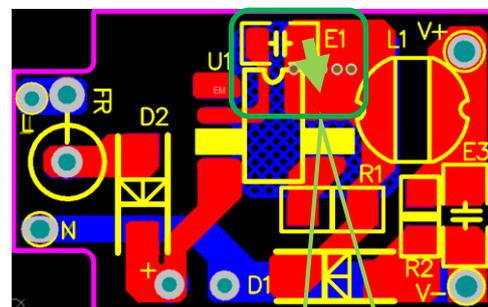


IC 引脚处加阻焊层

电容、电阻加阻焊层

3、电容、电阻及 IC 引脚等加阻焊层，芯片 3 脚和 6 脚不加焊盘，加阻焊层。

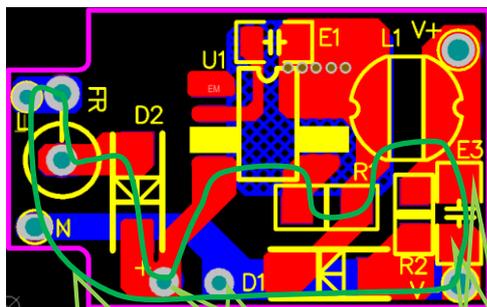
优点：防止生产时的助焊剂或是潮态引起的寄生阻抗影响系统正常工作。



反馈元件的地紧挨 IC 地

4、IC 周围反馈元件的地需紧挨 IC 的地。

优点：避免反馈地线过长，产生反馈器件的地与 IC 的地之间产生电位差，而引起系统干扰，检测不准。



系统主环路

输入电容

输出电容

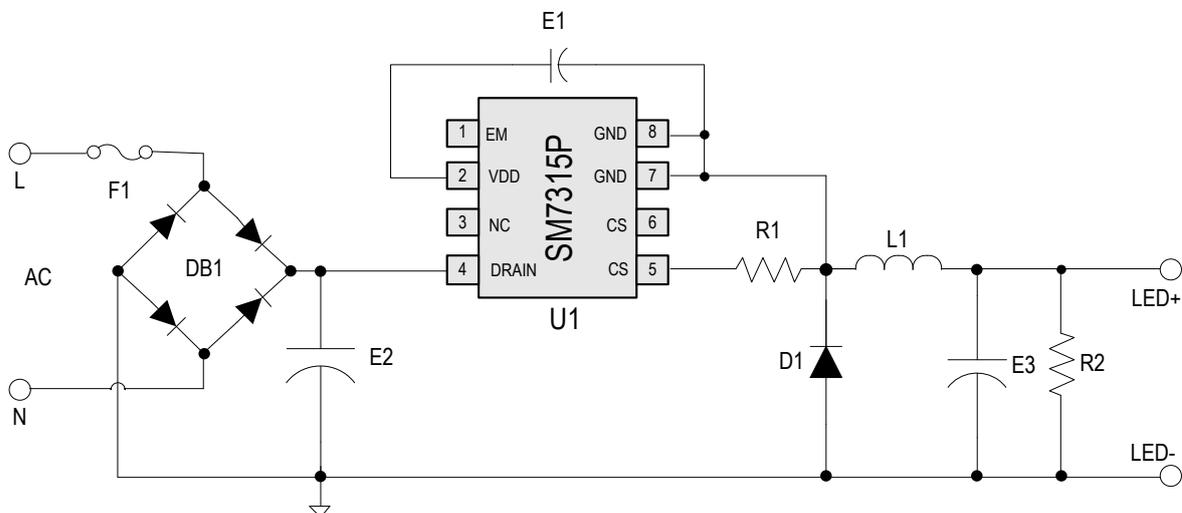
5、输入电容、输出电容至少要有有一个引脚在主环路之中。

优点：可以有效解决因输入、输出电容不在主环路之中而造成滤波效果差的问题。

典型应用方案

◆ SM7315P 120mA/35V~66V 系统 单电压(180VAC~264VAC)

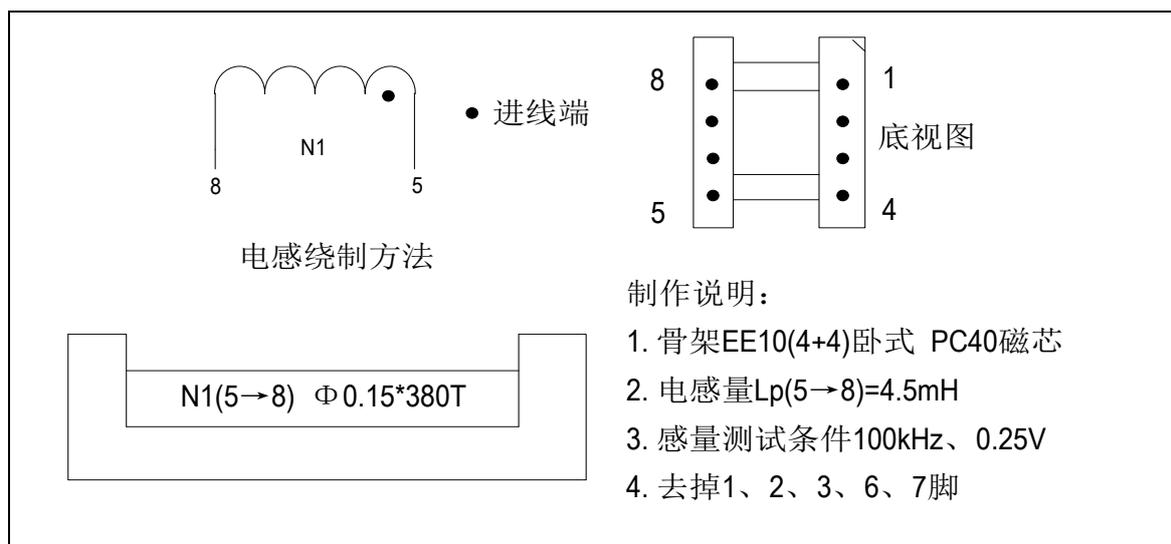
原理图



BOM 单

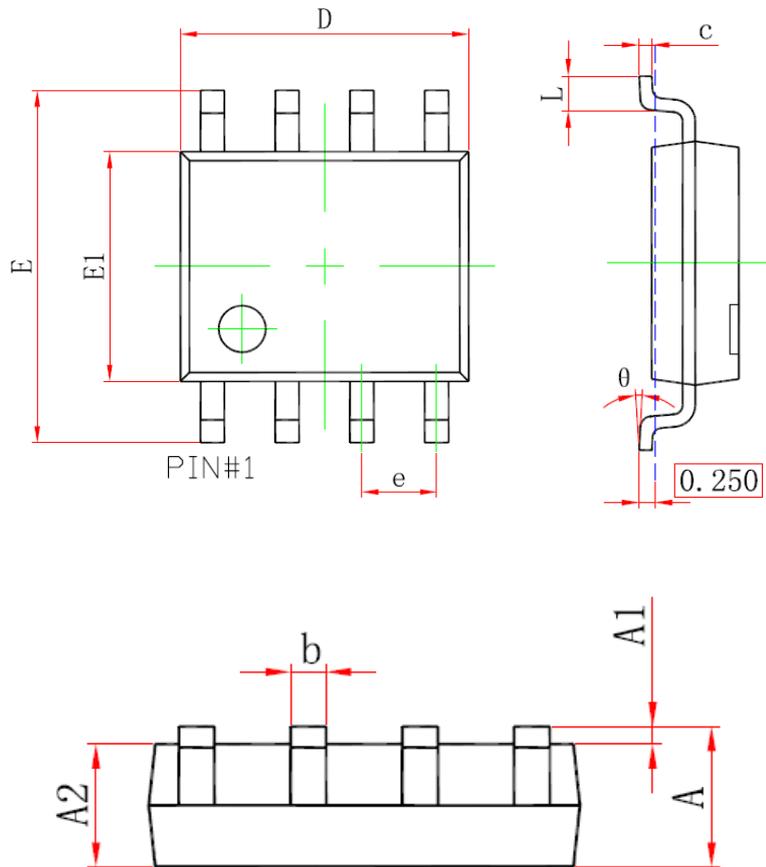
位号	参数	位号	参数
F1	10R/0.5W	E3	2.2uF/400V
DB1	MB6S	R1	2.32R/1206
D1	ES1J	R2	510K/1206
E1	1uF/16V	L1	4.5mH-EE10(4+4)
E2	6.8uF/400V	U1	SM7315P

电感参数



封装形式

SOP8



Symbol	Min(mm)	Max(mm)
A	1.25	1.95
A1	-	0.25
A2	1.25	1.75
b	0.25	0.7
c	0.1	0.35
D	4.6	5.3
e	1.27(BSC)	
E	5.7	6.4
E1	3.7	4.2
L	0.2	1.5
θ	0°	10°

注意事项

1. 购买时请认清公司商标，如有疑问请与公司本部联系。
2. 在电路设计时请不要超过器件的绝对最大额定值，否则会影响整机的可靠性。
3. 本说明书如有版本变更不另外告知。

联系方式

深圳市津利帝科技有限公司

公司地址：深圳市龙岗区布吉街道上水径布龙路171号全伟达工业园3号楼2楼

邮编：518114

总机：0755-89818866

传真：0755-84276832

网址：<http://www.jinlidi.cn>

手机：13828992738 陈先生

QQ：3091784316