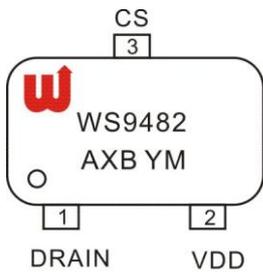


引脚定义与器件标识

WS9482 提供了 3-Pin 的 SOT23-3 封装、7-PIN 的 SOP7 封装，顶层如下图所示：



SOT23-3



WS9482: Product Code
 A:产品编码
 X:内部代码
 B: 地域代码
 YM: 年代码，月代码

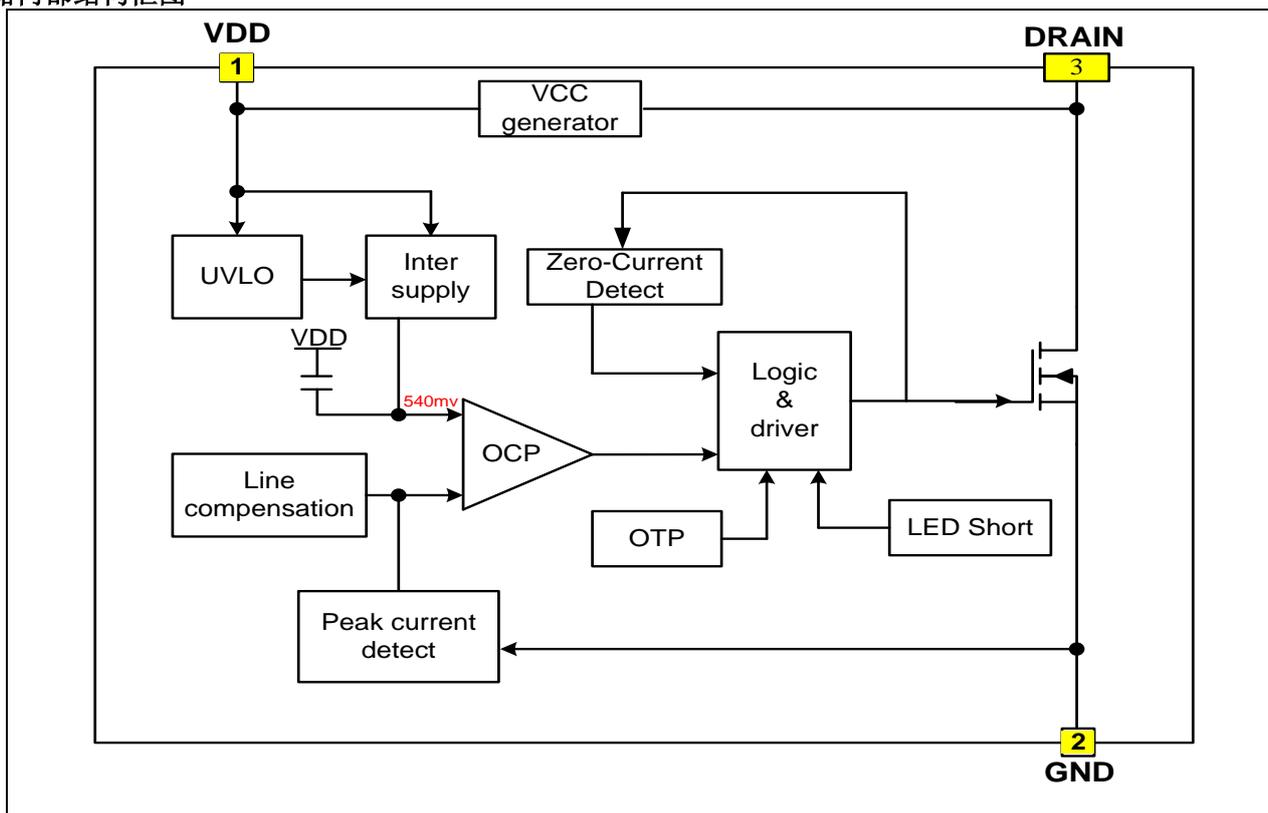
引脚功能说明(SOT23-3)

引脚名	引脚号	功能说明
CS	3	电流采样脚，接采样电阻到地
VDD	2	芯片电源端
DRAIN	1	内部高压 MOSFET 的漏极

引脚功能说明(SOP7)

引脚名	引脚号	功能说明
NC	1/2/3	悬空脚
VCC	4	芯片电源端
GND	3	芯片地
DRAIN	5/6	内部高压 MOSFET 的漏极
CS	7	电流采样端与内部高压MOS管源极

电路内部结构框图



订购信息

封装形式	芯片表面标识	OVP 版本	采购器件名称
3-Pin SOT23-3, Pb-free	WS9482A	无 OVP 功能	WS9482A YP
3-Pin SOT23-3, Pb-free/7-Pin SOP7	WS9482C	Tovp=8us	WS9482C YP/ WS9482C SOP7

推荐工作范围

符号(symbol)	封装形式	输入电压 (VAC)	输出电压 (V)	输出电流 (mA)
应用功率	SOP-7	175VAC—264VAC	150	≤120mA
			100	≤150mA
	SOT23-3		150V	≤120mA
			72V	≤150mA
TA	工作温度	-20~105	℃	

极限参数

符号(symbol)	参数 (parameter)	极限值	单位 (unit)
Vdrain	内部高压 MOSFET 漏极电压	-0.3~500	V
VDD	芯片电源电压	7	V
TJ	最大工作结温	150	°C
TSTG	最小/最大储藏温度	-55~150	°C

注 1: 超过上表中规定的极限参数会导致器件永久损坏。不推荐将该器件工作在以上极限条件, 工作在极限条件以上, 可能会影响器件的可靠性。

注 2: 该功耗值与散热条件相关。上表中功耗值是在未加散热片和外壳的测试板上测得的, 并且环境温度 $T_A < 40^\circ\text{C}$ 。

注 3: 输出电压需小于输入电压, 因为它是 Buck 结构。

电气特性参数(若无特殊说明, $T_A=25^\circ\text{C}$, $V_{DD}=5.6\text{V}$)

参数	符号	测试条件	最小值	典型值	最大值	单位
电源供电部分						
VDD 启动/供电压	VDD_reg		5.2	5.6	6	V
VDD 欠压保护	UVLO_off		4.8	5.19	5.6	V
静态电流	I_VDD	VDD=5.6V		150	250	uA
启动电流	Ist	VDD=5V		1.1	2.0	mA
JFET 电流能力	IJFET	VDD=5V, VD=30V	2.4	2.7	5	mA
电流检测部分						
电流检测阈值	Vth_OC		524	540	556	mV
前沿消隐时间	TLEB			350		ns
芯片关断延迟	TDELAY			100		ns
反馈输入部分						
最大消磁时间	Toff_max	WS9482A		200		us
		WS9482C		250		us
最大导通时间 最小消磁频率	Ton_max			60		us
	Toff_min			2.25		us
开路检测参考消磁时间	Tdem_OVP	WS9482C		8.0		us
		WS9482A		无 OVP		
功率管						
功率管导通阻抗	Rds_on	VDD=5.6V, Idds=100mA		14		Ω
功率管的击穿电压	BVdss		500			V
功率管漏电流	Idss				10	uA
温度控制						
智能温控起点	Tstart			155		°C
智能温控终点	Tstop			160		°C

功能描述

WS9482 是一款专为 LED 照明设计的高性能、低成本、高集成的恒流驱动芯片，应用于非隔离的降压型 LED 电源系统。它内部单芯片集成 500V 功率 MOSFET，并且采用先进的恒流控制方法和源极驱动技术，只需要很少的外围元件就可以达到优异的恒流特性，系统成本低，效率高。

启动

系统上电后，线电压通过芯片内部启动电路对 VDD 电容充电，当 VDD 电压达到芯片开启阈值时，芯片开始工作；芯片启动时间小于 10ms，可实现即开即亮；WS9482 正常工作时，由 Drain 端动态给 VDD 供电，无需任何供电元件。

恒流控制

WS9482 采用专利的恒流控制方法，只需要很少的外围元件，即可实现高精度的恒流输出。芯片逐周期检测电感的峰值电流，CS 端连接到内部峰值电流比较器的输入端，与内部 540mV 阈值电压进行比较，当 CS 电压达到内部检测阈值时，功率管关断。CS 比较器的输出还包括一个 350ns 的前沿消隐时间。

电感峰值电流的计算公式：

$$I_{PK} = \frac{540}{R_{CS}} (mA)$$

其中，RCS 为电流检测电阻阻值。

LED 输出电流计算公式：

$$I_{LED} = \frac{I_{PK}}{2}$$

其中，IPK 是电感的峰值电流。

线电压补偿

WS9482 内置线电压补偿功能，使得 LED 电流在全电压范围内都能保持一致，具有非常小的线性调整率，确保高的恒流精度。

智能温控

当芯片内部结温达到 155 度时，芯片开始降频工作（具体降频温度点由负载条件决定）；直到温度达到 160 度时，频率降至最低，芯片以最大关断时间开启。

储能电感

WS9482 工作在电感电流临界模式，当芯片输出脉冲时，内置功率 MOSFET 导通，流过储能电感的电流从零开始上升，功率管的导通时间为：

$$t_{on} = \frac{L \times I_{PK}}{V_{IN} - V_{LED}}$$

其中，L 是电感的感量；IPK 是电感的电流峰值；VIN 是输入交流经整流后的直流电压；VLED 是输出 LED 上的电压。当芯片输出脉冲关断时，内置功率 MOSFET 也被关断，流过储能电感的电流从峰值开始往下下降，当电感电流下降到零时，芯片再次输出脉冲。功率管的关断时间为：

$$t_{off} = \frac{L \times I_{PK}}{V_{LED}}$$

储能电感的计算公式为：

$$L = \frac{V_{LED} \times (V_{IN} - V_{LED})}{f \times I_{PK} \times V_{IN}}$$

其中 f 为系统工作频率。WS9482 的系统工作频率和输入电压成正比关系，设置 WS9482 系统工作频率时，选择在输入电压最低时设置系统的最低工作频率，而当输入电压最高时，系统的工作频率也最高。

WS9482 设置了系统的最小退磁时间和最大退磁时间，分别为 2.25us 和 200us。由 Toff 的计算公式可知，如果电感量很小时，Toff 很可能会小于芯片的最小退磁时间，这时系统就会进入电感电流断续模式，LED 输出电流会背离设计值；而当电感量很大时，Toff 又可能会超出芯片的最大退磁时间，这时系统就会进入电感电流连续模式，输出 LED 电流同样也会背离设计值，所以选择合适的电感值很重要。

LED 开路保护

WS9482 内置了可供选择的开路保护功能，当 LED 开路时，输出电压逐周期增加，消磁时间变短，当消磁时间 tovp 小于 8us 时，芯片会认为输出开路，进入自动重启的开路保护状态。开路保护电压计算公式如下：

$$V_{ovp} = \frac{L \times V_{CS}}{R_{CS} \times t_{OVP}}$$

其中，Vcs 是 CS 的逐周期关断阈值(0.54V)；Vovp 是所设定的过压保护点，建议开路保护电压设置为最大负载电压的 1.5

倍以上。

开路保护时，芯片会进入 VDD 的 UVLO 自动重启，VDD 会在 5.2V 到 6.0V 之间震荡，每隔 32 个 UVLO 重启周期，芯片会发出一簇脉冲，用于侦测开路保护是否解除，如果解除，则恢复正常工作，否则，继续循环反复。

彻底杜绝关灯回闪

WS9482 采用专利的防止关灯回闪技术，从根本上杜绝了关灯回闪。

引脚悬空保护

WS9482 的引脚悬空时，不会引起系统的损坏。

LED 短路保护

当输出 LED 短路时，WS9482 会以 4KHz 的最低工作频率工作，从而使系统具有极低的短路功耗，保证系统的安全。

PCB 设计

在设计 WS9482 PCB 时，需要遵循以下指南：

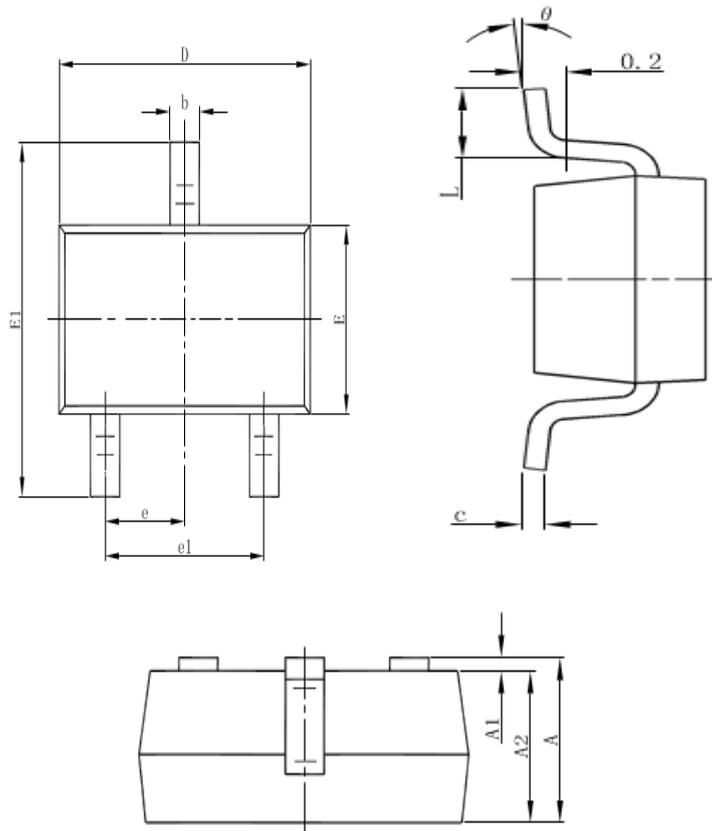
旁路电容：VDD 的旁路电容需要紧靠芯片 VDD 和 GND 引脚。

地线：电流采样电阻的功率地线尽可能短，且要和芯片的地线及其它小信号的地线分头接到 Bulk 电容的地端。

功率环路：功率环路的面积要尽量小，以减小 EMI 辐射。芯片远离续流二极管等发热元件。

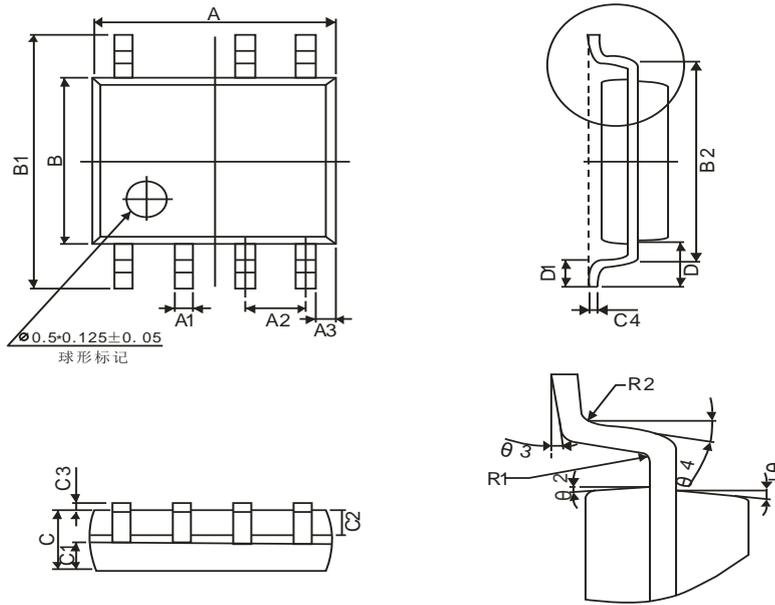
DRAIN 脚：增加此引脚的铺铜面积以提高芯片散热。

SOT23-3 封装外观图



Symbol	Winsemi			
	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	1.050	1.250	0.041	0.049
A1	0.000	0.100	0.000	0.004
A2	1.050	1.150	0.041	0.045
b	0.300	0.500	0.012	0.020
c	0.100	0.200	0.004	0.008
D	2.820	3.020	0.111	0.119
E	1.500	1.700	0.059	0.067
E1	2.650	2.950	0.104	0.116
e	0.950(BSC)		0.037(BSC)	
e1	1.800	2.000	0.071	0.079
L	0.300	0.600	0.012	0.024
θ	0°	8°	0°	8°

SOP-7封装外观图



Symbol	Winsemi			
	Dimensions in Millimeters		Dimensions in Inches	
	Min	Max	Min	Max
A	4.70	5.10	0.185	0.201
B	3.70	4.10	0.146	0.161
C	1.30	1.50	0.051	0.059
A1	0.35	0.48	0.014	0.019
A2	1.27TYP		0.05TYP	
A3	0.345TYP		0.014TYP	
B1	5.80	6.20	0.228	0.244
B2	5.00TYP		0.197TYP	
C1	0.55	0.70	0.022	0.028
C2	0.55	0.70	0.022	0.028
C3	0.05	0.225	0.002	0.009
C4	0.203TYP		0.008TYP	
D	1.05TYP		0.041TYP	
D1	0.40	0.80	0.016	0.031

注意事项

1. 购买时请认清公司商标，如有疑问请与公司本部联系。
2. 在电路设计时请不要超过器件的绝对最大额定值，否则会影响整机的可靠性。
3. 本说明书如有版本变更不另外告知。

联系方式

深圳市津利帝科技有限公司

公司地址：深圳市龙岗区布吉街道上水径布龙路171号全伟达工业园3号楼2楼

邮编：518114

总机：0755-89818866

传真：0755-84276832

网址：<http://www.jinlidi.cn>

手机：13828992738 陈先生

QQ：3091784316